

平成 24 年度 シラバス	学年・期間・区分	4 年次 ・ 前期 ・ A 群	
	対象学科・専攻	情報工学科	
電子計算機Ⅱ (Computer EngineeringⅡ)	担当教員	加治佐 清光 (Kajisa, Kiyomitsu)	
	教員室	専攻科棟3階 (TEL : 42-9130)	
	E-Mail	kajisa@kagoshima-ct.ac.jp	
教育形態/単位の種別/単位数	講義 / 学修単位 [講義Ⅰ] / 2 単位		
週あたりの学習時間と回数	[授業 (200 分) + 自学自習 (160 分)] × 15 回		
[本科目の目標] 電子計算機のハードウェアの構造と動作原理の基本および主要な技術について理解することを目標とする。			
[本科目の位置付け] 第3学年の電子計算機Ⅰの知識が必要である。本科目は4学年の工学実験の理論的な説明になっているので十分な理解が必要である。			
[学習上の留意点] 教科書の9.通信アーキテクチャは除く。後半は4年次後期の「計算機アーキテクチャ」でも使用する教科書を使用する。授業の始めに前回の重要事項の小テストを実施する。週2回の授業なので、自学自習として各回80分の復習が必要である。第15週目を実施する授業内容は、後期科目「計算機アーキテクチャ」の中間試験の範囲に含まれる。			
[授業の内容]			
授 業 項 目	時限数	授業項目に対する達成目標	予習の内容
1. 演算アーキテクチャ	20	<input type="checkbox"/> 加算、減算、乗算、除算、論理演算などの演算を行うための方式と機構について理解できる。 <input type="checkbox"/> 固定小数点演算装置 <input type="checkbox"/> 浮動小数点演算装置 <input type="checkbox"/> その他の演算装置 <input type="checkbox"/> ALU アーキテクチャ	各授業内容について、教科書を読んで概要を把握しておくこと。
2. メモリアーキテクチャ	10	<input type="checkbox"/> プログラムやデータの格納装置として使用されるメモリ装置の方式と機構について理解できる。 <input type="checkbox"/> メモリ装置とメモリアーキテクチャ <input type="checkbox"/> 仮想メモリ	
--- 前期中間試験 ---		授業項目1～2前半について達成度を確認する。	
3. 入出力アーキテクチャ	6	<input type="checkbox"/> キャッシュ	
	12	<input type="checkbox"/> コンピュータと人間との情報の授受を実行する入出力装置の方式と機構について理解できる。 <input type="checkbox"/> 入出力機能 <input type="checkbox"/> 入出力制御	
4. マイクロプロセッサの歴史	6	<input type="checkbox"/> マイクロプロセッサの歴史と基礎知識について理解できる。 <input type="checkbox"/> マイクロプロセッサの歴史 <input type="checkbox"/> RISC プロセッサ興亡史 <input type="checkbox"/> マイクロプロセッサの基礎知識	
5. パイプライン処理の概念と実際	2	<input type="checkbox"/> 最も基本的な高速化技法であるパイプライン処理の概念と実際のマイクロプロセッサの方式について理解できる。 <input type="checkbox"/> パイプライン処理の概念	
--- 前期末試験 ---		授業項目2後半～5前半について達成度を確認する。	
試験答案の返却・解説 および 授業	4	各試験において間違った部分を理解できる。 <input type="checkbox"/> パイプライン処理の実際	
[教科書] コンピュータアーキテクチャの基礎 柴山潔 近代科学社 マイクロプロセッサ・アーキテクチャ入門 中森章 CQ 出版			
[参考書・補助教材]			
[成績評価の基準] 中間試験および期末試験成績(75%)＋小テスト(25%)－授業態度(上限20%)			
[本科(準学士課程)の学習教育目標との関連] 3-c			
[教育プログラムの学習・教育目標との関連] 3-3			
[JABEEとの関連] (d)(1)①			

Memo