

平成 24 年度 シラバス	学年・期間・区分	4 年次 ・ 後期 ・ B 群	
	対象学科・専攻	電気電子工学科	
電子計算機 (Electronic Computer)	担当教員	今村 成明 (Imamura, Nariaki)	
	教員室	電気電子工学科棟 2 階 (TEL : 42-9022)	
	E-Mail	n-imamu ※最後に@kagoshima-ct.ac.jp を付けて下さい。	
教育形態/単位の種別/単位数	講義 / 学修単位 [講義Ⅱ] / 2 単位		
週あたりの学習時間と回数	[授業 (100 分) + 自学自習 (200 分)] × 18 回		
[本科目の目標] ハードウェアのみならず, オペレーティングシステム, システムソフトウェアおよびネットワークまでを含めた広義の電子計算機システムの基礎的な事項について学ぶ。			
[本科目の位置付け] 3 年生までに学習してきた情報基礎, 情報処理の知識を必要とする。			
[学習上の留意点] 講義内容をよく理解するために, 毎回, 教科書等を参考に 100 分程度の予習をしておくこと。また, 講義終了後は, 復習として 100 分以上, 演習問題等の課題に取り組むこと。疑問点があれば, その都度質問すること。			
[授業の内容]			
授 業 項 目	時限数	授業項目に対する達成目標	予習の内容
1. 計算機システムの動作と構造	2	<input type="checkbox"/> コンピュータの内部構造と各部の基本的動作を説明できる。	p.1-p.6 の内容について, 教科書を読んで概要を把握しておく。
2. 数や記号の表現	6	<input type="checkbox"/> 2 進数, 10 進数, 16 進数の相互変換方法, 正と負の整数表現方法, 固定小数点と浮動小数点の表現方法を理解し, 説明できる。 <input type="checkbox"/> 算術演算アルゴリズムについて説明できる。 <input type="checkbox"/> 文字や記号の表現方法を説明できる。	p.7-p.14 の内容について, 教科書を読んで概要を把握しておく。
3. CPU	6	<input type="checkbox"/> フォン・ノイマン型コンピュータの特徴とノイマンズ・ボトルネックについて説明できる。 <input type="checkbox"/> CPU の基本的な動作について説明できる。 <input type="checkbox"/> CPU の基本構成について各部の説明ができる。 <input type="checkbox"/> CPU の高速化技術について理解し, 動作を説明できる。	p.17-p.35 の内容について, 教科書を読んで概要を把握しておく。
4. 記憶システム	4	<input type="checkbox"/> 記憶装置の種類, 記憶の階層構造, キャッシュ記憶装置, RAM の構造について図示し, 説明できる。	p.36-p.49 の内容について, 教科書を読んで概要を把握しておく。
--- 後期中間試験 ---	2	授業項目 1~4 の途中について達成度を確認する。	
5. 入出力制御	2	<input type="checkbox"/> プログラム制御方式と DMA 転送方式について理解し, 動作を理解できる。 <input type="checkbox"/> IDE, SCSI, USB などの入出力インターフェースの規格について説明できる。 <input type="checkbox"/> 各種入出力装置の動作原理について理解できる。	p.56-p.69 の内容について, 教科書を読んで概要を把握しておく。
6. オペレーティングシステム	6	<input type="checkbox"/> ソフトウェアの分類について説明できる。 <input type="checkbox"/> オペレーティングシステムと処理プログラムの役割について説明できる。 <input type="checkbox"/> プロセスとマルチタスクの概念, OS のプロセス管理の方法について説明できる。 <input type="checkbox"/> OS の記憶管理とファイル管理の方法について説明できる。	p.70-p.87 の内容について, 教科書を読んで概要を把握しておく。
>>> 次頁へつづく >>>			

